

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 58-125171
 (43)Date of publication of application : 26.07.1983

(51)Int.Cl.

G06F 15/20
 A61B 6/00
 A61B 6/02

(21)Application number : 57-007846
 (22)Date of filing : 21.01.1982

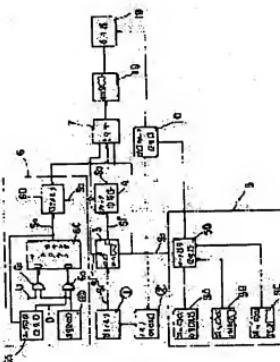
(71)Applicant : TOSHIBA CORP
 (72)Inventor : TOTSUME KANJI

(54) PICTURE DISPLAY

(57)Abstract:

PURPOSE: To lighten the burden of software, by providing plural filter functions, also constituting so that a position and size of an interested area in a display picture changable and performing optional filtering to only the interested area.

CONSTITUTION: When an interested area selecting part 5 is operated, a mark signal S2 is outputted from a mark signal generator 5D, is superposed on a picture of the picture of an indicator 19, and a mark is displayed. In this state, the mark displayed on the picture is set to optional position and size by operating setting devices 5AW5C. In case when filtering is executed, a filter function setting device 6A is operated. In accordance with this operation, output states of 2 AND gates G1, G2 are varied, an up-down counter 6C is operated, and by its output S4, a prescribed address in the second memory 6D is designated, and a signal S3 corresponding to a stored filter function is read out. In this way, a degree of filtering in the interested area mark is set to a desired state.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

[decision of rejection]

[Date of extinction of right]

⑨ 日本国特許庁 (JP)
⑩ 公開特許公報 (A)

⑪ 特許出願公開
昭58-125171

⑤ Int. Cl.³
G 06 F 15/20
A 61 B 6/00
6/02

識別記号
103

府内整理番号
7157-5B
7033-4C
7033-4C

⑬ 公開 昭和58年(1983)7月26日
発明の数 1
審査請求 未請求

(全 5 頁)

④ 画像表示装置

⑤ 特 願 昭57-7846
⑥ 出 願 昭57(1982)1月21日
⑦ 発明者 東爪完治

大田原市下石上1385番の1 東京
芝浦電気株式会社那須工場内

⑧ 出願人 東京芝浦電気株式会社
川崎市幸区堀川町72番地
⑨ 代理人 弁理士 三澤正義

明 篇 著

1. 発明の名称

画像表示装置

2. 特許請求の範囲

再構成画像情報を記憶した記憶装置から情報を
順次読み出して画像表示を行なう装置において、
表示画像上に任意の関心領域マークを表示する
関心領域選択部と、複数のフィルタ関数を備えている
と共に任意のフィルタ関数を選択できるフィル
タ選択部と、前記関心領域選択部で選択され
た領域内の情報と前記フィルタ関数選択部によつ
て選択されたフィルタ関数情報との演算を行なう
演算手段とを設け、表示された関心領域内にフィ
ルタリングを施すことを特徴とする画像表示装置。

3. 発明の詳細な説明

〔発明の技術分野〕

本発明は特に再構成画像データにフィルタリン
グ(空間周波数成分の調整)を施して表示に供す
る画像表示装置に関するものである。

〔背景技術とその問題点〕

既知のX線コンピュータ断層撮影装置(以下X
線CT)は、被検体のX線透過データをコンピュ
ータを用いて処理を行ない、再構成画像データを
作り出し、これに基づいて断層像を画像表示する
ものである。

このようにして得られた再構成画像には、臨床
的目的にとつて好ましい性質の像を得るためにフ
ィルタリングが施されている場合が多い。即ち、
撮影部位の違い、あるいは再構成画像のどのよう
な情報を目視によつて得ようとするかによつて、
再構成画像の空間周波数特性を変えたい要求が生
ずる。一般的にいえば、高い空間周波数を強調す
ればその画像のコントラストがあがり画像の変化
が強調され、その反面強いコントラストの部分で
振動的なアーチファクトが生じ、画面全体の高周
波ノイズが多くなる。逆に高い空間周波数を抑制す
ればその画像のコントラストがさがり全体とし
て平坦な像となる。その結果画像の変化を緩和す
るには適さなくなるが高周波ノイズが抑えられて
見やすい画像となる。このように高い空間周波数

を強調する処理を強調、抑制する処理を平滑化と称している。かかる処理を実現する方法としては再構成画像に対して空間フィルタ演算を施す方法と、再構成の際に用いるフィルタ関数を選択する方法がある。

しかしながら、上記方法のうち空間フィルタ演算を施す方法は画像全体について処理を施すものであるため画像内の特定の領域だけを処理したいような場合でも全ての情報についての演算を行なわなければならず、処理に時間がかかると共に演算回路等が複雑かつ大型化するという問題があつた。また、再構成の際に用いるフィルタ関数を選択する方法に至つては全ての処理をコンピュータのプログラムに基づいて行なうため処理時間が更に増大するという問題を含んでいた。

〔発明の目的〕

本発明は前記問題点を解決するためになされたものであり、簡単な構成でありながらフィルタリングの高速化が図れる画像表示装置を提供することを目的とするものである。

つて行なわれる。前記同心領域選択部5は表示画像内の任意の同心領域を選択するためのものであり、同心領域位置設定器5Aと、同心領域X(方向)サイズ設定器5Bと、同心領域Y(方向)サイズ設定器5C及びこれらの各設定器によって設定された同心領域に対応するマーク信号S₅を発生するマーク信号発生器5Dとによって構成されている。4は前記切換ゲート回路3のB端子側の出力ゲートB₁と評述するフィルタ関数選択部から出力されるフィルタ関数に対応する信号(情報)S₄とを演算(例えば乗算)して出力するフィルタ演算器である。前記フィルタ関数選択部6は、フィルタ関数設定器6Aと、カウント用クロック信号を発生する信号発生器6Bと、フィルタ関数設定器6A及び信号発生器6Bの出力をゲートする2個のアンドゲートG₁、G₂と、アンドゲートG₁、G₂の各出力がそれぞれアップ端子側、ダウン端子側に供給されるアップダウンカウンタ6Cと、予め複数のフィルタ関数に対応するデータが番地付けされて記憶されており、前記アップダウンカウンタ6Cからのカ

〔発明の概要〕

上記目的を達成するために本発明は、装置自体に複数のフィルタ関数を設定すると共に表示画像中の同心領域を選択する手段を設け、任意の位置と大きさの同心領域を選択可能にし、選択された同心領域部分に任意のフィルタリングを施すようとしたものである。

〔発明の実例〕

第1図は本発明装置の一実施例を示すプロック図である。同図において1はマトリクス化された再構成画像データが記憶されている第1の記憶装置(第1メモリ)であり、メモリ制御器2によつて書き込み及び読み出しが制御されるようになつている。3は2つの出力端子A、Bを有し通常は端子Aから第1メモリ1から順次読み出されてくる出力データS₁を出力しており(S₁、ゲートがかけられた場合にはその期間だけデータをB端子側に切換えて出力(S₁))させるための切換ゲート回路であり、ゲートの制御は後述する同心領域選択部内のマーク信号発生器からのマーク信号S₄によ

クト出力S₄によつて読み出しアドレス選択が行なわれる第2の記憶装置(第2メモリ、例えばリードオンリーメモリROM)6Dとによつて構成されており、前記フィルタ関数設定器6Aは前記アップダウンカウンタ6Cの現在カウント値を参照して設定値との関係でアップ側出力Uとダウン側出力Dのいずれかを選択出力する選択機能が付されている。従つて、第2メモリ6D内に記憶されているフィルタ関数の数値の順序に応じてフィルタ関数設定器6Aの内容を設定しておけば、設定された数に相当するクロックがアップダウンカウンタ6Cでカウントされ、第2メモリ6Dのデータが選択されることになる。7は前記フィルタ演算器4からの出力S₄と前記マーク信号発生器5Dからのマーク信号S₅及び切換ゲート回路3のA端子側出力S₁とを混合して出力するミキサーであり、Bはミキサーの出力をアナログ信号に変換するD/A変換器であり、9は変換されたアナログ信号に基づいて画像表示を行なう表示器である。尚、前記第1メモリ2、マーク信号発生器5D、表示器9は共に同期

クロック発生器 10 からのクロック信号によって同期合せが行なわれるようになつてゐる。また、第 2 メモリ 6D は前記マーク信号発生器 5D からのマーク信号 S_2 によって読み出し制御が行なわれる。

次に第 2 図の表示画面パターンをも参照して前記実施例装置の動作を説明する。

通常の画像表示の場合、メモリ制御器 2 の動作により第 1 メモリ 1 内の再構成画像データが順次読み出されて切換ゲート回路 3 の A 端子側、ミキサー 7、D/A 変換器 8 を介して表示器 9 の画面 11 上に画像 12 が表示される（第 2 図参照）。

同心領域選択部 5 を操作して同心領域を設定した場合にはマーク信号発生器 5D からマーク信号 S_2 が output され、ミキサー 7、D/A 変換器 8 を介して表示器 9 の画面 11 の画像 12 上に重畳されてマーク 13 として表示される（第 2 図参照）。この状態で同心領域選択部 5 内の各設定器 5A～5C を操作して画像 12 上に表示されるマーク 13 を任意の位置と大きさに設定する。

次にファイルタリングを行なう場合にはファイル

演算器 4 で演算され、ミキサー 7 に入力される。この結果表示画面 11 中の同心領域マーク 13 内のファイルタリングの程度が変化することとなる。同様にしてファイルターキング設定器 6A を操作することにより画面に表示された同心領域マーク 13 内のファイルタリングの程度を所望の状態となるよう設定する。

本発明は前記実施例に限定されず種々の変形実施が可能である。例えば前記実施例では同心領域選択部 6 を動作させて画面上に同心領域マークを表示した場合には、これと同時にファイルターキングに対応する信号を出力する第 2 メモリ 6D とファイルターキング演算器 4 を動作させて直ちにファイルタリングが施されるようとしているが、ファイルターキング選択部 6 に起動手段を設け、起動手段を操作しない場合には第 2 メモリ 6D からは常に数値「1」に相当する信号が output されてファイルターキング演算器 4 が input 信号 S_1 をそのままミキサー 7 に入力されるようにして、同心領域マークだけが単独で表示されるようにしてよい。また、ファイルターキング選択部 6 及び

ファイルターキング演算器 4 を操作する前記設定器 6A を操作すればよい。この操作に移行する前は以前に設定されたファイルターキング演算器 4 に基づく信号が前記マーク信号 S_2 の発生に同期して第 2 メモリ 6D から読み出され、この読み出し信号 S_2 と前記切換ゲート回路 3 の B 端子側出力 S_1 とがファイルターキング演算器 4 によって乗算され、その乗算結果信号 S_4 がミキサー 7 を介して出力されているので表示器 9 の画面 11 上に表示された同心領域マーク 13 内（第 2 図ヘクティング領域 Y）の画像には既にファイルタリングが施されている。従つて、表示画面を目視して同心領域マーク 13 内のファイルタリングの程度を調整しながら前記ファイルターキング設定器 6A を操作すると、この操作に応じて 2 つのアンドゲート G_1 、 G_2 の出力状態が変化し、この状態に応じてアップダウンカウント 6C が動作し、そのカウント出力信号 S_4 によって第 2 メモリ 6D 内の所定の番地が指定され、その指定番地内に記憶されているファイルターキングに対応する信号 S_2 が読み出され、この信号 S_2 と切換ゲート回路 3 の B 端子側出力 S_1 とがファイル

同心領域選択部 5 の具体的構成は前記実施例に限定されるものではない。

〔発明の効果〕

以上詳述したように本発明は診断に必要な領域のみを部分的に選択指定して、その部分のみに所定のファイルタリングを施すものであるから、従来のように画像全体にファイルタリングを施すものに比較して処理の迅速化が図れると共に、部分的処理で足りるから回路構成も簡略化でき、操作性にも優れた画像表示装置を提供することができる。また、臨床的に病巣を同心領域でマークし、周囲の画質に影響することなく、強調あるいは平滑化処理をし、観察することができる。尚、コンピュータのプログラム中にファイルタリングを含ませる方式に比較してコンピュータ側の負担を大幅に軽減できるものであることは言う迄もない。

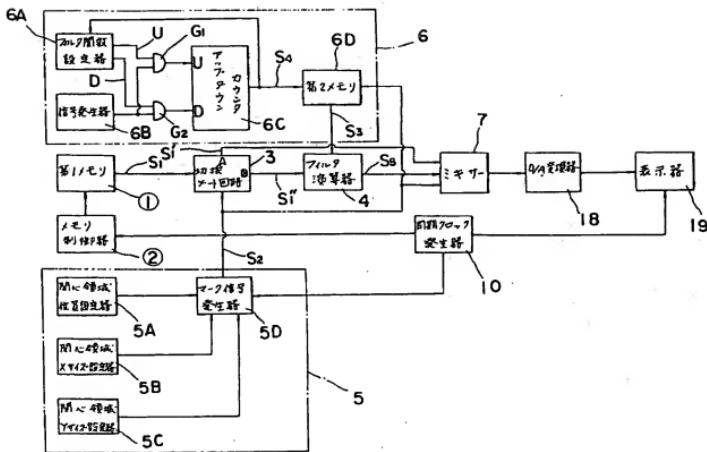
4. 四面の簡単な説明

第 1 図は本発明装置の一実施例を示すプロック図、第 2 図はその動作説明のための表示画像模様図である。

1…配管接続、 4…測算手段、 5…四心傾
坡追跡部、 6…フィルタ四心傾坡追跡部、 9…測
定器。

代理人弁理士三井正巳

第 1 図



第 2 図

